



IDÉES / COLLABORATIONS / PCS – CEA TECH

Journée PCS | CHARLES Henri-Pierre

De l'algorithme au circuit

- Architectures de calcul dédié (MPSoC) Faust, Magali, LiOT, IA
- Fusion de capteurs sur machine basse consommation
- Jeu d'instruction RISC-V
- « In Memory Computing » basé sur technologie SRAM
- RRAM
- Calcul reconfigurable
- Compilation / modèle de programmation concret
- Sécurité HW / SW

Autres départements CEA :

- ERC project : Quantum dots / basés silicium
- Capteurs : visible, IR, radio
- ERC projet MyCube : multi technology 3D stacked memory

Forces

- Réalisation de circuit / contact avec la techno à l'état de l'art
- Dépôt de brevet
- Co-encadrement de thèses

Commissariat à l'énergie atomique et aux énergies alternatives
17 rue des Martyrs | 38054 Grenoble Cedex
www.cea-tech.fr

Établissement public à caractère industriel et commercial | RCS Paris B 775 685 019